



Universidad Veracruzana
Región Poza Rica-Tuxpan

El Cuerpo Académico UV-CA-464, y la Facultad de Ingeniería en Electrónica y Comunicaciones

OTORGAN LA PRESENTE

CONSTANCIA

AL

M.C. Neiel Israel Leyva Santes


Por impartir la conferencia MAGISTRAL

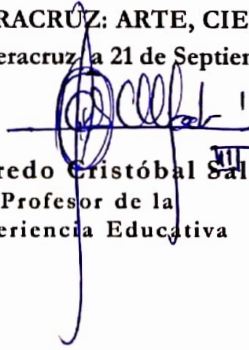
Arquitecturas Open-Source para Procesadores Multi-Core


Para la Experiencia Educativa Programación de Microprocesadores y Microcontroladores
del programa educativo Ingeniería en Tecnologías Computacionales

“LIS DE VERACRUZ: ARTE, CIENCIA, LUZ”

Poza Rica, Veracruz a 21 de Septiembre de 2022


Dra. Carolina Solís Maldonado
Responsable del Cuerpo Académico
UV-CA-464


Dr. Alfredo Cristóbal Salas
Profesor de la
Experiencia Educativa


Dr. Miguel Angel Rojas Hernández
Facultad de Ingeniería en Electrónica y
Comunicaciones
Director

Cuerpo académico: “Ciencia, Ingeniería e Inteligencia Ambiental (CIIA).”
Línea de Generación y Aplicación de Conocimiento: “Ciencia e Ingeniería de Procesos Ambientales.”
<https://www.uv.mx/pozarica/uv-ca-464/>



Universidad Veracruzana

Región Poza Rica Tuxpan

Evento Organizado por el Cuerpo Académico:

UV-CA-464 Ciencia, Ingeniería e Inteligencia Ambiental (CIIA)

Facultad de Ingeniería en Electrónica y Comunicaciones

Conferencia Internacional

Arquitecturas Open-Source para Procesadores Multi-Core

Programación de Microprocesadores y Microcontroladores

Reporte de Actividades

Septiembre de 2022

Conferencia Internacional:

Arquitecturas Open-Source para Procesadores Multi-Core

Fecha:

21 de Septiembre de 2022

Coordinador de la Conferencia Internacional:

Dr. Alfredo Cristóbal Salas

Coordinador General de la Conferencia Internacional:

Dra. Carolina Solis Maldonado

Comité organizador de la Conferencia Internacional:

Dr. Raúl Alejandro Luna Sánchez

Dra. Francisca Sandoval Reyes

Dra. Aurora E. Galicia Badillo

Dra. Nadia Angélica Cruz Vázquez

Dra. Maribel Enríquez Reséndiz

Dra. Heidi Lizbeth Monroy Carranza

Dr. Arick Castillo Landero

M.I. Nayeli Ortiz Silos

M. C. Guadalupe Bauza Mendoza

M.C.I. Ana Lizeth Sánchez Meza

Mtra. Ma. Elena Rebolledo Molina

Ing. Roberto Lawrence Cabrera Santiago

CONTENIDO

| | |
|--|---|
| 1. Introducción | 3 |
| 2. Objetivos | 3 |
| 3. Descripción de la conferencia internacional | 3 |
| 4. Resultados | 7 |
| 5. Semblanza del Conferencista | 8 |

1. Introducción

Un microprocesador es el componente electrónico de mayor complejidad y de suma importancia de cualquier equipo informático. La función principal de un microprocesador es procesar los datos, controlar el funcionamiento de todos los dispositivos del ordenador y realizar operaciones lógico-matemáticas. Se divide principalmente en dos secciones, la unidad de control es quién decide qué instrucciones y en qué orden se ejecutan y la unidad aritmética lógica que ejecuta las instrucciones que ordena la unidad de control.

Durante el mes de marzo del año en curso, la empresa Intel anunció una inversión de más de 33 millones de euros en la Unión Europea para impulsar la producción de microprocesadores. En este proyecto se tiene contemplada la participación del Centro de Supercomputación de Barcelona que es el centro nacional de supercomputación de España. Este centro se especializa en informática de altas prestaciones (HPC) y gestiona el MareNostrum, uno de los superordenadores más potentes de Europa, ubicado en la ermita de Torre Girona.

En este sentido, en el mes de mayo se dio a conocer la posibilidad de que México sea fabricante de chips ante la escasez de los mismos en el mercado. Además, empresas relacionadas a este sector están analizando instalarse en el país, esto significa que habrá mucha demanda de recurso humano especializado en el diseño e implementación de chips.

2. Objetivos

1. Reducir los índices de deserción y reprobación en la Experiencia Educativa “Microprocesadores y Microcontroladores”, permitiendo a los estudiantes tener contacto directo con investigadores y conociendo de primera mano las investigaciones de los actores principales del cómputo en México y Europa.
2. Fomentar la incorporación de estudiantes a la comunidad de investigación en diseño, implementación y uso de procesadores de alto rendimiento permitiendo que los estudiantes del programa de estudios de ingeniería en tecnologías computacionales tengan contacto con miembros activos de la comunidad y sean parte de proyectos de alcance internacional.
3. Conocer de primera mano los avances más recientes en arquitecturas open-source para procesadores multi-core, identificando los aspectos innovadores en el diseño e implementación de microprocesadores en Europa.

3. Descripción de la conferencia internacional

El evento se desarrolló el 21 de septiembre de 2022. En esta conferencia internacional se tuvo la participación de un ingeniero investigador adscrito al Centro Nacional de Supercomputación (España). La conferencia se realizó con base a la siguiente agenda:

- 09:00 – 09:15 Presentación del expositor M.C. Neiel Israel Leyva Santes.
- 09:16 – 10:30 Conferencia Arquitecturas Open-Source para Procesadores Multi-Core
- 10:31 – 10:50 Sesión de preguntas y respuestas.
- 10:51 – 11:00 Cierre el evento.

La convocatoria de la conferencia internacional fue divulgada en diferentes medios, como:
Portal oficial del cuerpo académico UV-CA-464:

<https://www.uv.mx/pozarica/uv-ca-464/general/conferencia-internacional-arquitecturas-open-source-para-procesadores-multi-core/>

Universidad Veracruzana

Región Poza Rica - Tuxpan

Ciencia, Ingeniería e Inteligencia Ambiental (CIIA)

Inicio Sobre nosotros Proyectos Numeralia 2017-2021 Vinculación

Inicio / Conferencia Internacional «Arquitecturas open-source para procesadores multi-core»

Conferencia Internacional «Arquitecturas open-source para procesadores multi-core»



El Cuerpo Académico UV-CA-464 "Ciencia, Ingeniería e Inteligencia Ambiental" como parte de el programa de internacionalización y vinculación universitaria de la Facultad de Ciencias Químicas y de la Facultad de Ingeniería en Electrónica y Comunicaciones (FIEC), organiza el siguiente evento:

Un microprocesador es el componente electrónico de mayor complejidad y de suma importancia de cualquier equipo informático. La función principal de un microprocesador es procesar los datos, controla el funcionamiento de todos los dispositivos del ordenador y realiza operaciones lógico-matemáticas. Se divide principalmente en dos secciones, la unidad de control es quién decide que instrucciones y en que orden se ejecutan y la unidad aritmético lógica que ejecuta las

Región Poza Rica - Tuxpan

Ciencia, Ingeniería e Inteligencia Ambiental (CIIA)

Inicio Sobre nosotros Proyectos Numeralia 2017-2021 Vinculación

OBJETIVO

Analizar aspectos innovadores en el diseño e implementación de microprocesadores en Europa y examinar las condiciones para el arranque de un proyecto nacional de fabricación de circuitos digitales en México.

DIRIGIDO A

Público en general interesado en el área de microprocesadores, profesores y estudiantes de los programas educativos de «Ingeniería en Electrónica y Comunicaciones» y «Ingeniería en Tecnologías Computacionales».

LUGAR

Instalaciones de la Facultad de Ingeniería en Electrónica y Comunicaciones.

FECHA

21 de septiembre de 2022.

AGENDA

09:00 – 09:15 Presentación del expositor M.C. Neiel Israel Leyva Santos.
09:16 – 10:30 Conferencia «Arquitecturas Open-Source para Procesadores Multi-Core»
10:31 – 10:50 Sesión de preguntas y respuestas.
10:51 – 11:00 Cierre el evento.

Página oficial de Facebook del cuerpo académico UV-CA-464:
<https://www.facebook.com/events/626605095486644/>

facebook

Correo electrónico o tel Contraseña Iniciar sesión ¿Has olvidado la cuenta?

Eventos

Buscar eventos

Inicio

Categorías

- Artes visuales
- Bebidas
- Clásicos
- Comedia
- Comida
- Compras
- Danza

21

MIÉRCOLES, 21 DE SEPTIEMBRE DE 2022 A LAS 9:00 UTC-05

Conferencia Internacional "Arquitecturas Open-source para Procesadores Multi-core"

Facultad de Ingeniería y Ciencias Químicas Poza Rica

Información Conversación Invitar

facebook

Correo electrónico o tel Contraseña Iniciar sesión ¿Has olvidado la cuenta?

Eventos

Buscar eventos

Inicio

Categorías

- Artes visuales
- Bebidas
- Clásicos
- Comedia
- Comida
- Compras
- Danza
- Deportes

Conferencia Internacional "Arquitecturas Open-source para Procesadores Multi-c..."

Invitar

Detalles

3 personas han respondido

Evento de UV CA 464 Cuerpo Académico

Facultad de Ingeniería y Ciencias Químicas Poza Rica

Requisitos de salud y seguridad relativos al COVID-19:

- Masks

Más información sobre las normas relativas al COVID-19

Público · Cualquiera dentro y fuera de Facebook

El Cuerpo Académico UV-CA-464 "Ciencia, Ingeniería e Inteligencia Ambiental" como parte de el programa de internacionalización y vinculación universitaria de la Facultad de Ciencia... **Ver más**

Contactos profesionales Ciudad Avila Camacho, Veracruz-Llave, Mexico

Organizador(a)

UV CA 464 Cuerpo Académico

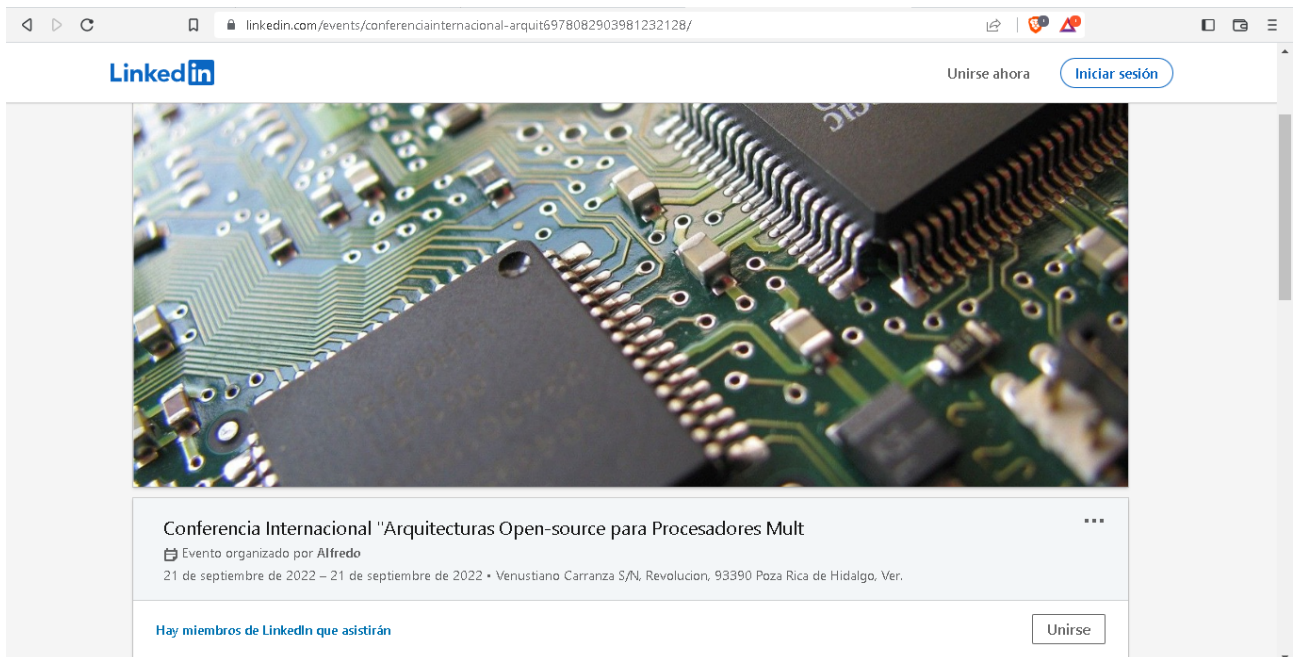
Invitados [Ver todo](#)

0 Han asistido 3 LES INTERESA

Facultad de Ingeniería y Ciencias Químicas Poza Rica
Avenida Venustiano Carranza, Papantla de Olarte
En esta página encontrarás información sobre esta facultad

Además, la conferencia internacional también fue difundida en LinkedIn:

<https://www.linkedin.com/events/conferenciainternacional-arquit6978082903981232128/>



The screenshot shows the top portion of a LinkedIn event page. At the top is the LinkedIn logo and navigation links 'Unirse ahora' and 'Iniciar sesión'. Below this is a large image of a green printed circuit board (PCB) with various electronic components. Under the image, the event title 'Conferencia Internacional "Arquitecturas Open-source para Procesadores Mult' is displayed, followed by the organizer 'Evento organizado por Alfredo' and the dates '21 de septiembre de 2022 - 21 de septiembre de 2022'. The location is listed as 'Venustiano Carranza S/N, Revolucion, 93390 Poza Rica de Hidalgo, Ver.'. At the bottom of this section, it says 'Hay miembros de LinkedIn que asistirán' and a 'Unirse' button.

LinkedIn

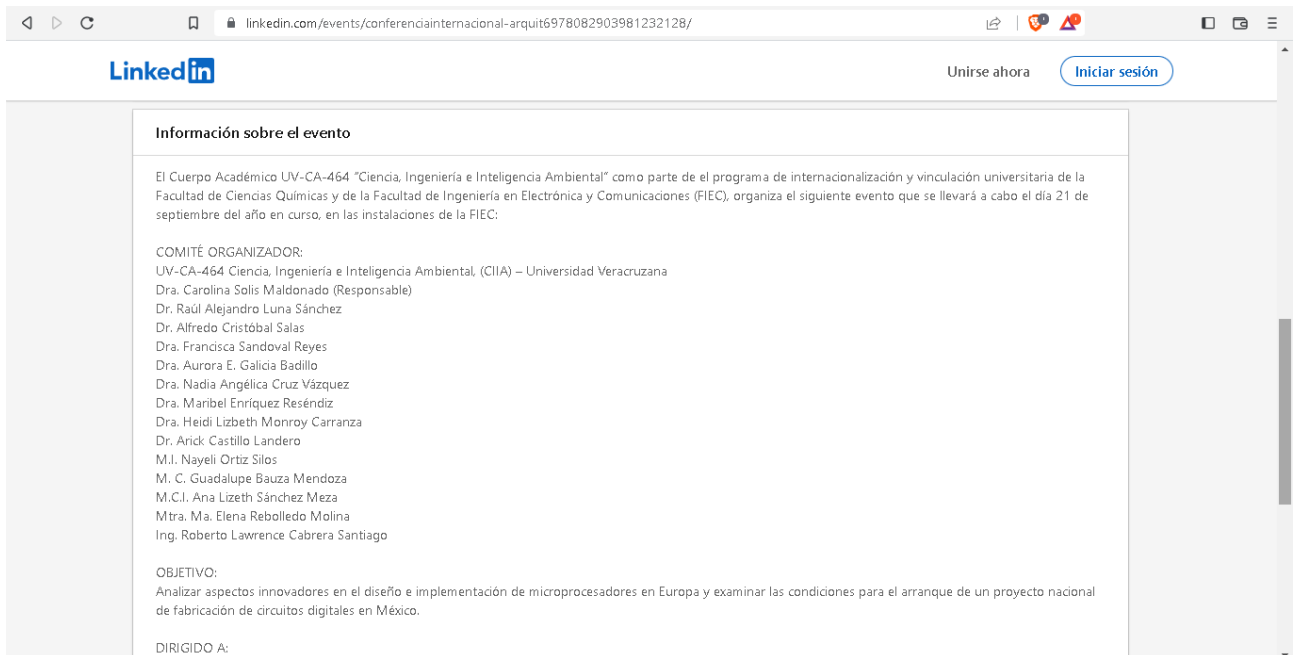
Unirse ahora Iniciar sesión

Conferencia Internacional "Arquitecturas Open-source para Procesadores Mult

Evento organizado por Alfredo

21 de septiembre de 2022 - 21 de septiembre de 2022 • Venustiano Carranza S/N, Revolucion, 93390 Poza Rica de Hidalgo, Ver.

Hay miembros de LinkedIn que asistirán Unirse



This screenshot shows the 'Información sobre el evento' section of the LinkedIn event page. It contains detailed information about the event, including the organizing body (UV-CA-464), the committee members, the objective of the conference, and the director. The text is in Spanish and provides specific details about the academic and technical nature of the event.

LinkedIn

Unirse ahora Iniciar sesión

Información sobre el evento

El Cuerpo Académico UV-CA-464 "Ciencia, Ingeniería e Inteligencia Ambiental" como parte de el programa de internacionalización y vinculación universitaria de la Facultad de Ciencias Químicas y de la Facultad de Ingeniería en Electrónica y Comunicaciones (FIEC), organiza el siguiente evento que se llevará a cabo el día 21 de septiembre del año en curso, en las instalaciones de la FIEC:

COMITÉ ORGANIZADOR:
UV-CA-464 Ciencia, Ingeniería e Inteligencia Ambiental, (CIIA) – Universidad Veracruzana
Dra. Carolina Solís Maldonado (Responsable)
Dr. Raúl Alejandro Luna Sánchez
Dr. Alfredo Cristóbal Salas
Dra. Francisca Sandoval Reyes
Dra. Aurora E. Galicia Badillo
Dra. Nadia Angélica Cruz Vázquez
Dra. Maribel Enríquez Reséndiz
Dra. Heidi Lizbeth Monroy Carranza
Dr. Arick Castillo Landero
M.I. Nayeli Ortiz Silos
M. C. Guadalupe Bauza Mendoza
M.C.I. Ana Lizeth Sánchez Meza
Mtra. Ma. Elena Rebolledo Molina
Ing. Roberto Lawrence Cabrera Santiago

OBJETIVO:
Analizar aspectos innovadores en el diseño e implementación de microprocesadores en Europa y examinar las condiciones para el arranque de un proyecto nacional de fabricación de circuitos digitales en México.

DIRIGIDO A:

4. Resultados

Se impartió una conferencia internacional de manera presencial, con la participación de un ingeniero investigador del Centro Nacional de Supercomputación. En este evento se tuvo una presencia de 24 alumnos de la experiencia educativa de microprocesadores y microcontroladores. A continuación, se presentan unas fotografías del día de la conferencia.



En el siguiente enlace se encuentra el resto de evidencia fotográfica:

https://uvmx-my.sharepoint.com/:f:/g/personal/acristobal_uv_mx/EkJ70hLbyv1Dv5TwcZW5D9YBK5ooTmIs7OHtCaojE8Y4Sg?e=oHnq7R

5. Semblanza del Conferencista



M.C. Niel Israel Leyva Santes
Barcelona Supercomputing Center.

Estudiante de doctorado en el Centro Nacional de Supercomputación de Barcelona, donde ha trabajado en «Diseños de red en chip de alto rendimiento para sistemas multinúcleo de nueva generación». Cuenta con 4,7 años de experiencia como diseñador RTL de procesadores de alto rendimiento (2.2 años en el CIC-IPN en México y 2.5 años en el BSC en España). Sus áreas de interés son el diseño de sistemas integrados, la arquitectura de procesadores de alto rendimiento, jerarquía de memoria y redes de interconexión.