



Universidad Veracruzana  
Secretaría Académica  
Dirección General de Área Académica Técnica  
Facultad de Ingeniería en Electrónica y Comunicaciones  
**ACTA CT-2022FIECPR07-3**  
**Consejo Técnico**

En la ciudad de Poza Rica de Hgo., Ver, siendo las 9:00 horas del día del 8 marzo del 2022, con fundamento en los artículos 20 fracción XI, 75, 76 y 77 de la Ley Orgánica; 303, 304 y 305 del Estatuto General, ambos de la Universidad Veracruzana, reunidos los CC. **Dr. Miguel Ángel Rojas Hernández** Director de la Facultad, **Mtro. Gabriel Juárez Morales** Secretario de Facultad, **Dr. Efrén Morales Mendoza** Consejero Maestro titular, **Dra. Silvia Barrios Velázquez** Representante Maestra Consejera titular, **Mtro Luis David Ramírez González** Representante Maestro Consejero titular y **el Dr. Raúl Vázquez Fernández** Representante Maestro Consejero suplente, todos miembros del Consejo Técnico de la Facultad de Ingeniería en Electrónica y Comunicaciones Región Poza Rica-Tuxpan, reunidos a través del sistema de videoconferencia desde la dirección de la Facultad, con los siguientes:

**A S U N T O S:**

Dar respuesta en cumplimiento al **Aviso de Experiencia Educativa Vacante Temporales** publicado del 4 al 8 de marzo de 2022 por la Facultad de Ingeniería en Electrónica y Comunicaciones y relacionado con la designación de los académicos solicitantes de las EE vacantes temporales.

**ACUERDOS:**

**PRIMERO.** El Dr. Miguel Ángel Rojas Hernández presenta al H. Consejo Técnico la solicitud para impartir la EE de **Procesamiento Analógico de Señales**, del programa educativo de Ingeniería en Electrónica y Comunicaciones, de los siguientes académicos: **Mtro. Jaime Luis Acosta Cárdenas, Ing. Leonardo Merinos Cruz e Ingeniero Antonio del Ángel Moreno Carbajal.** Una vez que se analizaron todos los expedientes y que existe cumplimiento en los términos y condiciones, en los requisitos y documentos de participación del aviso antes citado, así como en el perfil académico requerido para esta experiencia educativa. El H. Consejo Técnico pregunta al Director el horario del Ing. Leonardo Merinos Cruz y éste les informa que es de 8:00-14:00 hrs de lunes a viernes, se observa que el horario de la EE queda dentro del horario de Técnico Académico del Ing. Leonardo Merinos Cruz.



**Universidad Veracruzana**  
**Secretaría Académica**  
**Dirección General de Área Académica Técnica**  
**Facultad de Ingeniería en Electrónica y Comunicaciones**  
**ACTA CT-2022FIECPR07-3**  
**Consejo Técnico**

Este H. Consejo Técnico por **unanimidad** ha decidido designar al **Mtro Jaime Luis Acosta Cárdenas**, considerando que tiene el grado de Maestría en Redes y Telecomunicaciones y que ha impartido experiencias educativas relacionadas con la EE Procesamiento Analógico de Señales, y tiene experiencia docente en el nivel superior para que ocupe temporalmente la experiencias educativa de **Procesamiento Analógico de Señales** con 5 hrs, sección 2 , plaza 28938, tipo de contratación I.O.D. con horario de lunes y martes 11:00 a 13:00 hrs, y miércoles de 12:00 a 13:00 hrs para el periodo Febrero-Julio 2022.

No habiendo nada más que agregar, se cierra la presente acta siendo las quince horas del mismo día, mes y año, firmando al margen y al calce los que en ella intervinieron.

**Dr. Miguel Ángel Rojas Hernández**  
Director

**Mtro. Gabriel Juárez Morales**  
Secretario de la Facultad

**Dr. Efrén Morales Mendoza**  
Consejero Maestro

**Dra. Silvia Barrios Velázquez**  
Representante Maestra Consejera

**Mtro. Luis David Ramírez González**  
Representante Maestro Consejero

**Dr. Raúl Vázquez Fernández**  
Representante Maestro Consejero suplente