



Programa de estudio de experiencia educativa

1. Área académica

Área Académica Técnica

2.-Programa educativo

Ingeniería en Instrumentación Electrónica

3.- Campus

Xalapa

4.-Dependencia/Entidad

Facultad de Instrumentación Electrónica

5.- Código	6.-Nombre de la experiencia educativa	7.- Área de formación	
		Principal	Secundaria
IEDI 18022	<i>Tópicos Avanzados de IIE III: Síntesis y Diseño de Circuitos</i>	T	No aplica

8.-Valores de la experiencia educativa

Créditos	Teoría	Práctica	Total horas	Equivalencia (s)
7	1	5	90	Tópicos Avanzados de Ingeniería en Instrumentación Electrónica III [Ingeniería en Instrumentación Electrónica – 2010]

9.-Modalidad

10.-Oportunidades de evaluación

Curso- Taller	ABGHJK= Todas
---------------	---------------

11.-Requisitos

Pre-requisitos	Co-requisitos
Ninguno	Ninguno



12.-Características del proceso de enseñanza aprendizaje

Individual / Grupal	Máximo	Mínimo
Grupal	40	10

13.-Agrupación natural de la Experiencia educativa

14.-Proyecto integrador

Academia de Diseño de Ingeniería	No aplica
----------------------------------	-----------

15.-Fecha

Elaboración	Modificación	Aprobación
Enero 2020	---	Junio 2020

16.-Nombre de los académicos que participaron

Dr. Víctor Manuel Jiménez Fernández

17.-Perfil del docente

Licenciatura en Instrumentación Electrónica, Informática, Física o Matemáticas o Licenciatura en Ingeniería en Instrumentación Electrónica, Electrónica, Electrónica Digital, Electrónica y/en Comunicaciones, Industrial, Eléctrica, Mecánica Eléctrica, Mecatrónica o Biomédica; con grado de Maestría y/o Doctorado en el área de conocimiento de la experiencia educativa; con experiencia docente en instituciones de educación superior; con experiencia profesional en el ámbito de su disciplina.

18.-Espacio

19.-Relación disciplinaria

Intraprograma educativo	Multidisciplinario
-------------------------	--------------------

20.-Descripción

Esta experiencia educativa forma parte de la línea terminal optativa Modelado y Simulación de Sistemas, consta de cinco horas práctica, una hora de teoría (7 créditos) donde se desarrollan habilidades mediante la realización de ejercicios y resolución de problemas. Se estudian estrategias de síntesis y diseño de circuitos para la implementación de funciones matemáticas, la realización de funciones analógicas/digitales en hardware y se articula cada uno de los contenidos temáticos. La evidencia sobre el desempeño de esta experiencia estará dada por el resultado en ejercicios de simulación, proyecto integrador y examen ordinario. Esto se logrará con una actitud de responsabilidad y de compromiso para con su disciplina, respeto, tolerancia, creatividad, así como la disposición hacia el trabajo colaborativo en equipo.



21.-Justificación

En la actualidad, muchas de las funciones matemáticas en sistemas electrónicos son realizadas directamente en hardware, a través de circuitos de procesamiento dedicados. El diseño de dichos circuitos obedece a técnicas de síntesis tanto digital como analógica. Es importante que el ingeniero en instrumentación electrónica cuente con el conocimiento de estas técnicas de síntesis. Esto le permitirá tener herramientas para innovar en tecnología y dar solución a problemas de su entorno laboral.

22.-Unidad de competencia

El estudiante aplica técnicas para la síntesis y el diseño de circuitos de circuitos electrónicos de aplicación específica con una actitud de responsabilidad, creatividad, colaboración y trabajo en equipo, comunicando de forma escrita y oral sus observaciones y conclusiones.

23.-Articulación de los ejes

Para poder aplicar los contenidos temáticos de esta experiencia educativa es necesario conocer y analizar sus fundamentos teóricos (Eje Teórico). A lo largo de la asignatura se desarrollan habilidades y procedimientos que le permiten a estudiante utilizar los conocimientos adquiridos en la solución de problemas referentes a la ingeniería (Eje Heurístico) mientras interactúa con sus compañeros de manera tolerante, solidaria y responsable (Eje Axiológico).

24.-Saberes

Teóricos	Heurísticos	Axiológicos
-----------------	--------------------	--------------------



<p>Funciones matemáticas y bloques de procesamiento de señal: Técnicas para la aproximación de funciones Etapas básicas para el procesamiento de señales</p> <p>Realización de funciones analógicas en hardware: Análisis y síntesis de funciones no-lineales Análisis y síntesis de funciones de transferencia</p> <p>Realización de funciones digitales en hardware: Tecnología CMOS Flujo de diseño Análisis y síntesis de etapas combinatoriales Análisis y síntesis de etapas Secuenciales</p> <p>Proyecto integrador</p>	<ul style="list-style-type: none"> • Evaluación, recuperación y uso de información. • Comprensión y expresión oral y escrita. • Integración de la información y síntesis. • Elaboración de textos escritos y expresión oral. 	<ul style="list-style-type: none"> • Participación en clase. • Colaboración en el trabajo de equipo. • Responsabilidad en los tiempos de entrega de actividades. • Respeto a la comunidad. • Autoaprendizaje en la apropiación de la información.
--	--	--

25.-Estrategias metodológicas

De aprendizaje	De enseñanza
<ul style="list-style-type: none"> • Atender y comprender las explicaciones del maestro en el salón de clase. • Revisar los temas recomendados por el maestro. • Realizar satisfactoriamente las tareas y trabajos individuales y de equipo asignados por el maestro. • Revisar periódicamente el material de clase para compararlo con la presentación que del mismo se hace 	<ul style="list-style-type: none"> • Utilizar argumentos que puedan ser visuales, algebraicos o numéricos que ayuden a clarificar un concepto o resultado. • Promover el trabajo individual y colaborativo en el salón de clase, promoviendo la discusión de los problemas ejemplo y sus resultados. • Proponer trabajos extraclase, ya sean individuales o en equipos.



en los libros señalados en el texto y bibliografía. • Asistir regularmente a asesoría con el maestro, para despejar dudas y reafirmar conceptos.	• Fomentar el uso de la tecnología, tanto en actividades a desarrollar en el salón de clase como fuera de él.
---	---

26.-Apoyos educativos

Materiales didácticos	Recursos didácticos
<ul style="list-style-type: none"> • Libros. • Revistas especializadas. • Fotocopias. • Audiovisuales. 	<ul style="list-style-type: none"> • Proyector de video. • Computadora. • Pizarrón. • Marcadores para pizarrón.

27.-Evaluación del desempeño

Evidencia (s) de desempeño	Criterios de desempeño	Ámbito(s) de aplicación	Porcentaje
<ul style="list-style-type: none"> •Ejercicios de simulación 	<ul style="list-style-type: none"> •Prueba de funcionamiento •Prueba de funcionamiento •Justificación matemática de los resultados 	<ul style="list-style-type: none"> •Los relacionados con la síntesis y diseño de circuitos 	20 % 40 % 40 %
<ul style="list-style-type: none"> •Proyecto Integrador •Examen Ordinario. 			
Total			100%

28.-Acreditación

Para acreditar esta EE el estudiante deberá haber presentado con idoneidad y pertinencia cada evidencia de desempeño, es decir, que en cada una de ellas haya obtenido cuando menos el 60%, además de cumplir el porcentaje de asistencia establecido en el estatuto de alumnos 2008.

29.-Fuentes de información

Básicas
<ul style="list-style-type: none"> • Rabaey J.M. A Chandrakasan. and B. Nikoliac. (2003). Circuitos Integrados Digitales. Pearson-Prentice-Hall. • Active and Passive Analog Filter Design. (1993). L.P. Huelsman. McGrawHill. • Base de datos CONRICYT CONACYT. https://www.uv.mx/bvirtual/bases-de-datos-conricyt/bases-de-datos-por-area-academica/
Complementarias
<ul style="list-style-type: none"> • Biblioteca Virtual UV • Circuit Design for CMOS VLSI. (2011). J.P: Uyemura. Kluwer Academic Publishers.



- Circuitos Microelectrónicos. Sedra, A. S. and Smith K. C. Oxford University Press. 1999.
- Diseño de sistemas digitales: un enfoque integrado. J.P. Uyemura. Paraninfo. 2000.
- Piecewise Linear Modeling and Analysis. D.M.W. Leenaerts and W.M.G. van Bokhoven. Kluwer Academic Publishers. 1998.